

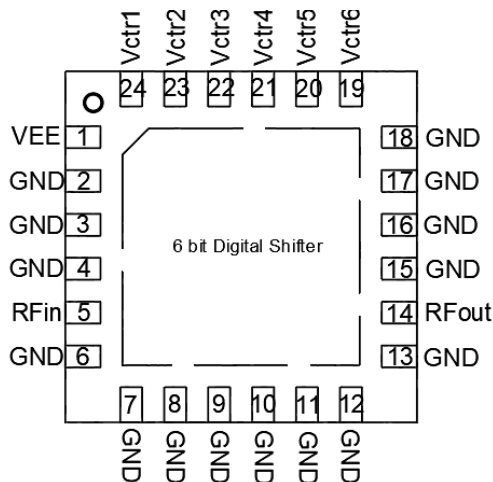
ADIC554LP4

V0

性能特点

- 工作频率: 2.4 - 4 GHz
- 插入损耗: 4.5 dB
- RMS Phase Error: 2.2°-3.5°
- RMS Attenuation Error: <0.35 dB
- 1dB压缩点输入功率: 29 dBm
- 逻辑控制: +5 V / 0 V
- 输入/输出阻抗: 50 Ω
- 封装形式: 24-pin 4 mm $\times$ 4 mm $\times$ 0.75 mm QFN leadless package

引脚定义



俯视透视图

产品简介

ADIC554LP4是一款GaAs MMIC 6位数控移相器芯片, 频率范围覆盖2.4 - 4 GHz, 插入损耗4.5 dB, 移相精度2.2° - 3.5°, 1dB压缩点输入功率29 dBm。可广泛应用于RF/微波电路、测试测量、军事和航天、仪表仪器、雷达和电子对抗等。

推荐工作条件

高电平控制电压	5 V
低电平控制电压	0 V
VEE	-5 V
使用温度	-55 °C~+85 °C
储存温度	-65 °C~+150 °C

引脚编号	符号	功能描述
1	VEE	直流偏压-5 V
5	RFin	射频信号输入端
14	RFout	射频信号输出端
19, 20, 21, 22, 23, 24	Vctr6~1	控制端口
其它	GND	接地



关注公众号



ELECTROSTATIC SENSITIVE DEVICE
OBSERVE HANDLING PRECAUTIONS

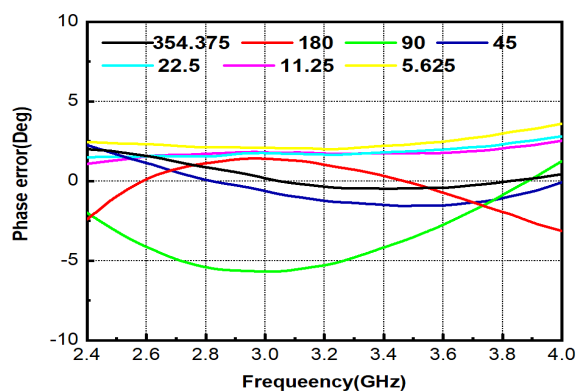
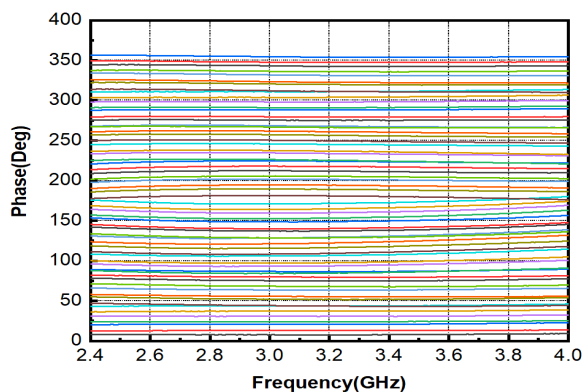
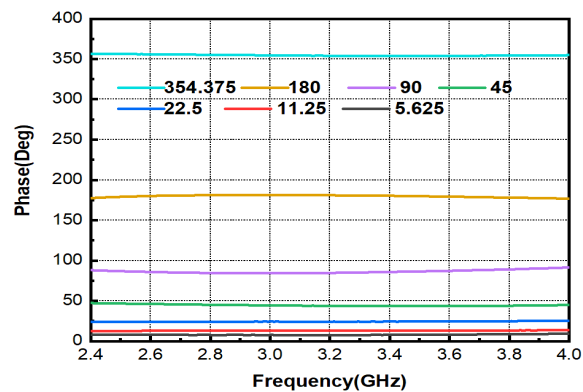
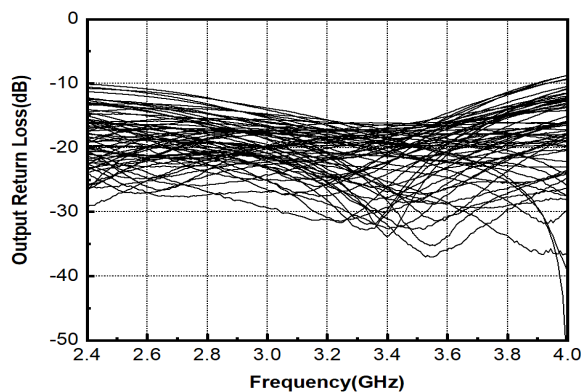
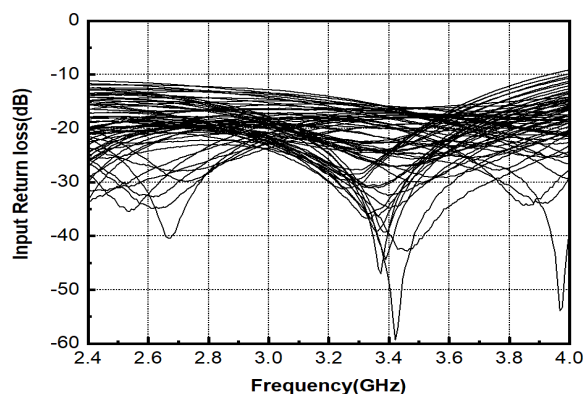
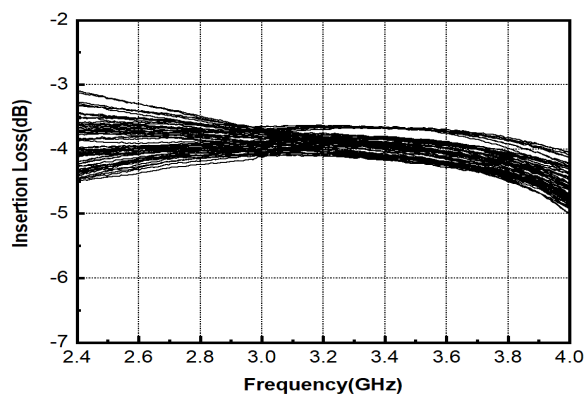
ADIC554LP4

V0

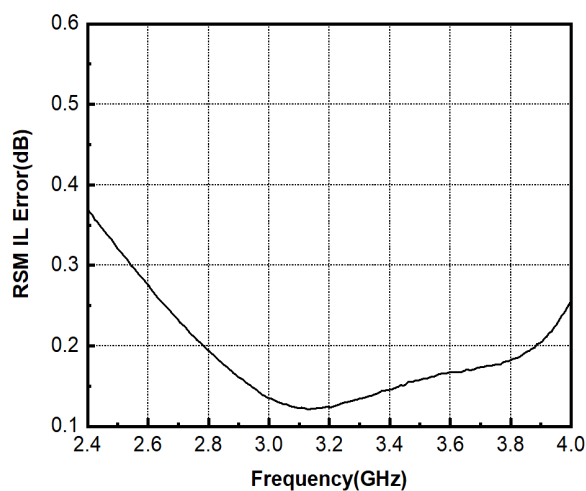
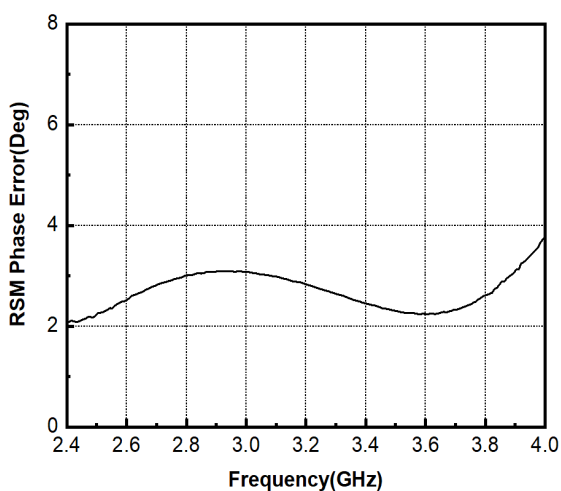
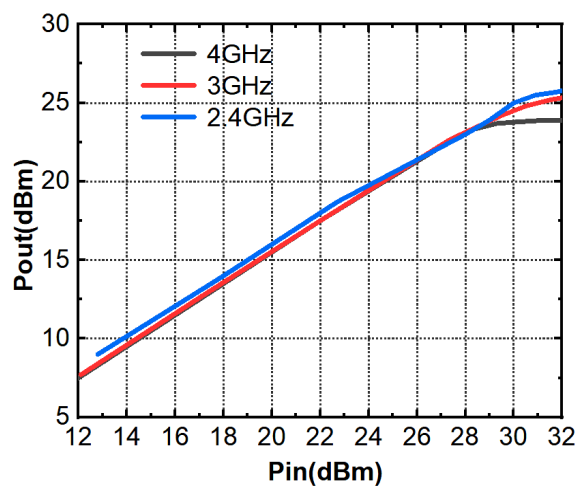
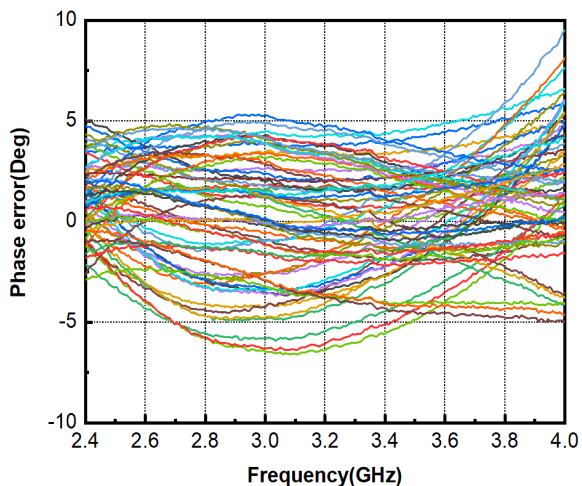
电性能表 (T=25 °C, +5 V / 0 V 控制, 50 Ω system)

指标	最小值	典型值	最大值	单位
频率范围	2.4	-	4	GHz
插入损耗	4.1	4.5	4.8	dB
移相RMS	2.4	3	3.5	Deg
回波损耗	-	10	-	dB
IP1dB	-	29	-	dBm

典型测试曲线



典型测试曲线

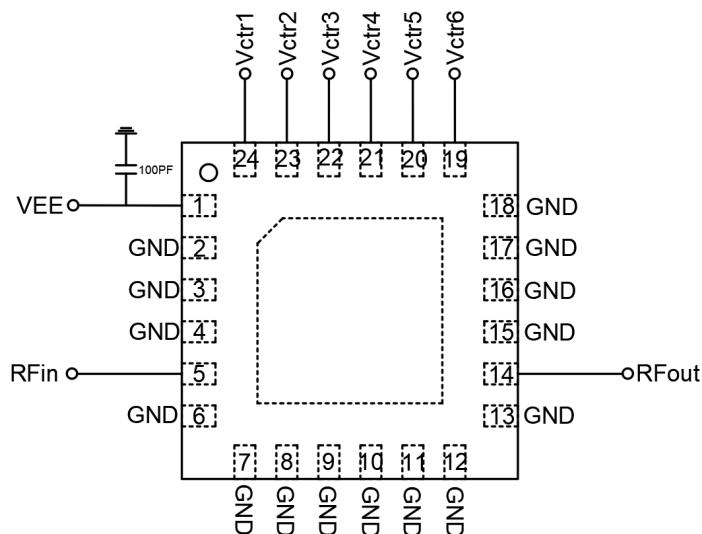


真值表

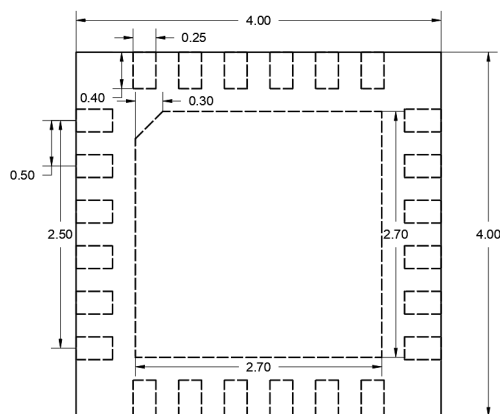
Vctr1	Vctr2	Vctr3	Vctr4	Vctr5	Vctr6	相位状态
0 V	0 V	0 V	0 V	0 V	0 V	参考态
5 V	0 V	0 V	0 V	0 V	0 V	5.625°
0 V	5 V	0 V	0 V	0 V	0 V	11.25°
0 V	0 V	5 V	0 V	0 V	0 V	22.5°
0 V	0 V	0 V	5 V	0 V	0 V	45°
0 V	0 V	0 V	0 V	5 V	0 V	90°
0 V	0 V	0 V	0 V	0 V	5 V	180°
5 V	5 V	5 V	5 V	5 V	5 V	354.375°

相移计算公式: 相对相位=相移态-参考态

应用电路

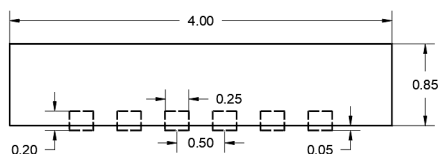


外形尺寸图



俯视透视图

单位: mm



侧视图

建议引脚PCB

