ADIC204LP2 V0

服务热线: 028-61399584

性能特点

工作频率: 400 - 1500 MHz
噪声系数: 0.4 dB @ 900 MHz
OIP3: 35 dBm @ 900 MHz

輸入/輸出阻抗: 50 Ω

8-pin 2.0 mm x 2.0 mm x 0.75 mm
 Quad-Flat-No-Lead (QFN)

• 5 V单电源供电

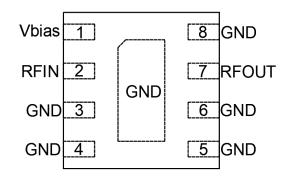
产品简介

ADIC204LP2是一款低噪声放大器,频率范围覆盖400 - 1500 MHz,具有低噪声高增益高线性度的特点,采用2 mm × 2 mm × 0.75 mm的 8-pin QFN封装形式。可广泛应用于RF/微波电路、GSM,CDMA手机电路等。

极限参数

射频输入功率	+20 dBm	
偏置电压VDD	+5.5 V	
偏置电流	90 mA	
最大功耗	0.5 W	
工作温度	-40 °C ~ +85 °C	
储存温度	-65 °C ~ +150 °C	
最高结温	+150 ℃	
RTH	68 °C/W	

引脚定义



俯视透视图

引脚编号	符号	功能描述	
1	Vbias	栅极偏置电压	
2	RFin	射频输入	
3,4,5,6,8	GND	接地	
7	RFout	射频输出	





更新日期: 2023-12-01





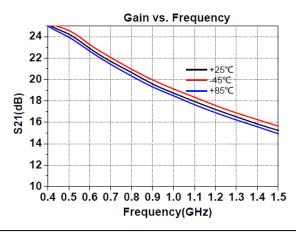
ADIC204LP2 V0

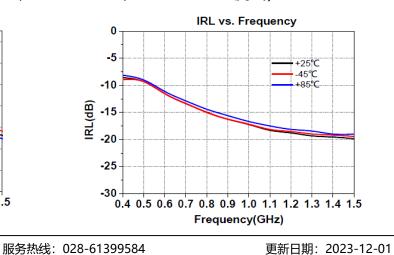
电性能表 (T = 25 °C, Vdd = +5 V)

指标	最小值	典型值	最大值	单位	范围
频率范围	400		1500	MHz	
		20.3			800 MHz
小信号增益		19.7		dB	850 MHz
	17.5	19.4	21		900 MHz
		-15	-10		800 MHz
输入回波损耗		-15	-10	dB	850 MHz
		-16	-10		900 MHz
		-12	-10		800 MHz
输出回波损耗		-12	-10	dB	850 MHz
		-12	-10		900 MHz
	20	22.1			800 MHz
1dB压缩点输出功率	20	22.1	-10	dBm	850 MHz
	20	22.2			900 MHz
		0.4	0.55		800 MHz
噪声系数		0.4	0.55	dB	850 MHz
		0.4	0.55		900 MHz
OIP3	33	34.5			800 MHz
	33	34.8		dBm	850 MHz
	33	35			900 MHz
		-28			800 MHz
回波损耗		-27		dB	850 MHz
		-27			900 MHz
工作电流	44	55	80	mA	

OIP3 Tone Spacing = 1 MHz, Pout per ton = +5 dBm

典型测试曲线 (T = 25 ℃, VDD = +5 V, ID = 55 mA, Demo Board测试)



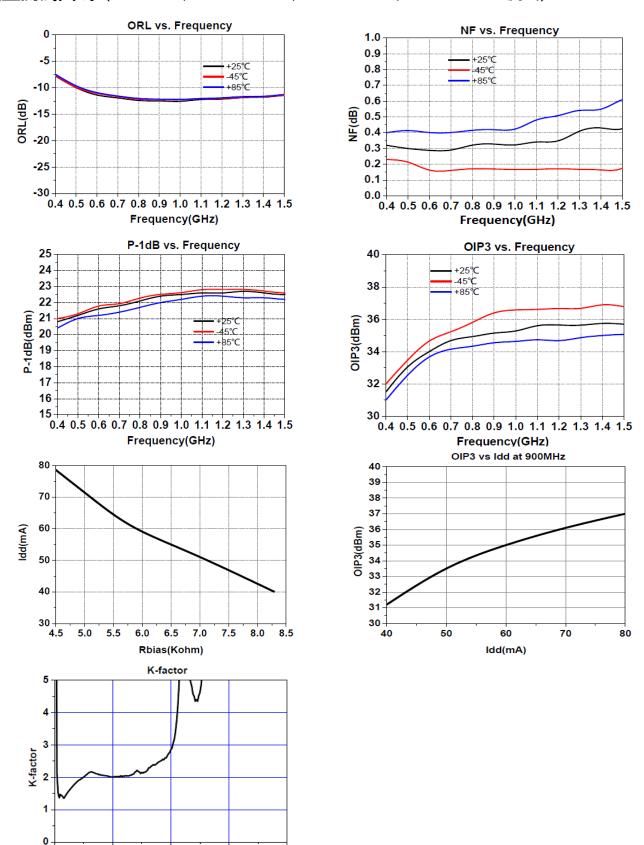


更新日期: 2023-12-01



ADIC204LP2 V0

典型测试曲线 (T = 25 ℃, VDD = +5 V, ID = 55 mA, Demo Board测试)



10

Frequency(GHz)

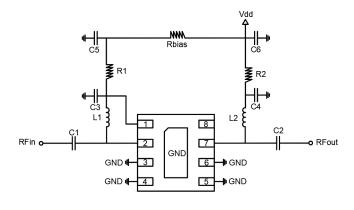
15

20

服务热线: 028-61399584

ADIC204LP2 V0

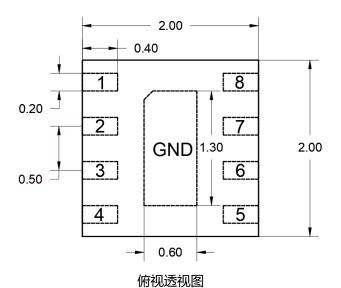
应用电路



元件列表				
元件名称	尺寸	元件值		
C1, C2	0402	100 pF		
L1, L2	0402	33 nH		
C3, C6	0402	4.7 uF		
C4	0402	33 pF		
R1	0402	0 Ω		
R2	0402	10 Ω		

注: C1, C2 是隔直电容; L1 电感是噪声匹配; L2 电感用于输出匹配提高OIP3; C3, C4, C6 是 旁路电容; R2 是稳定电阻; Rbias 是偏置电阻 (参考值6.8 KΩ), C5未使用。

外形尺寸

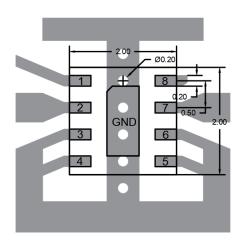


2.00

侧视图

单位: mm

建议引脚PCB



更新日期: 2023-12-01